HMIs der cMT-Serie mit CODESYS V3 SPS

- Keine Hardware-Modifikation erforderlich
- CODESYS SPS nach IEC61131-3
- Einfache Inbetriebnahme und Programmierung

https://www.wachendorff-prozesstechnik.de/WBGcMTCODESYS

Beschreibung

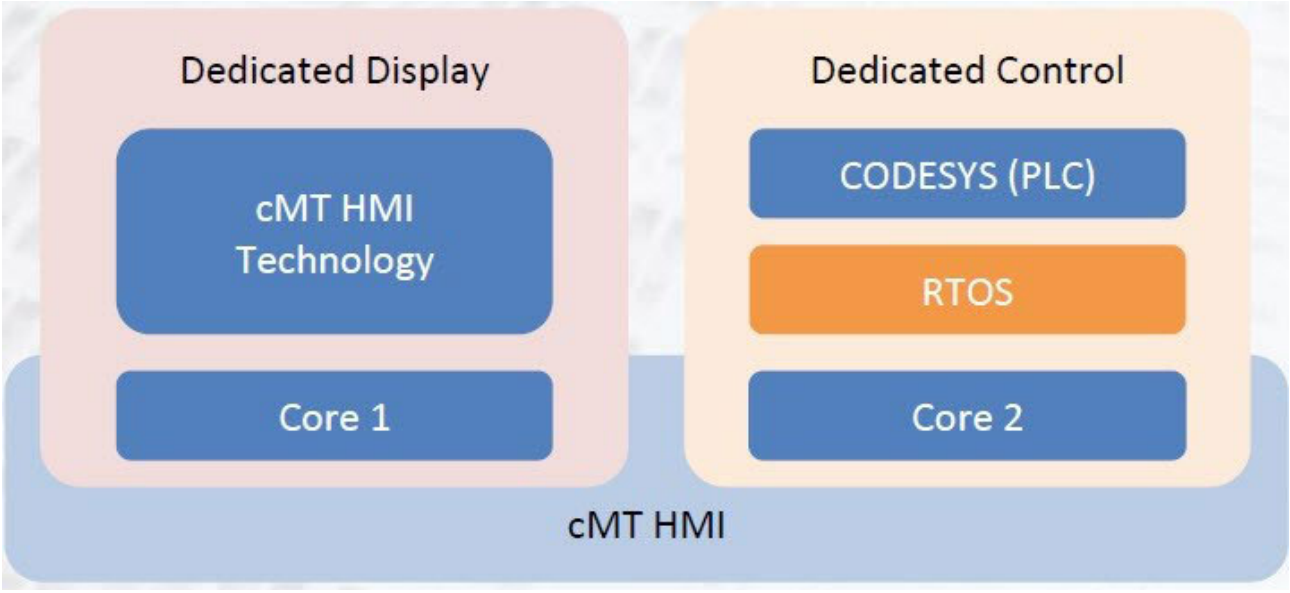
Die HMIs der cMT-Serie mit CODESYS SPS basieren auf einer innovativen Architektur, bei der eine Duo-Core-CPU zwei unabhängige Betriebssysteme betreibt.
Mit dem Multi-Core-Prozessor ist das cMT HMI + CODESYS in der Lage die Datenvisualisierung mit einer bedienbaren Benutzeroberfläche zu realisieren und gleichzeitig die Steuerungslogik zu betreiben.

Produkt-Details

Hardware:	CPU: ARM Cortex A9 1GHz Ethernet: 1x 10/100/1000-BaseT (LAN1) CAN-Bus: 1x CAN-Bus
Speicher:	Daten, Eingang, Ausgang, Speicher, Code: 3 MB Retain-Bereich (Werte bleiben nach einem Neustart erhalten): 16 kB (minütlich) Persistent-Bereich (Werte bleiben nach Download erhalten): 16 kB (minütlich) Dateisystem: 8 MB
Software:	• Unterstützt alle cMT-Funktionen • Dedizierte Ressourcen für zwei Systeme (HMI- und SPS-Logik) • Hochleistungs-SPS, die auf einem Echtzeit-Betriebssystem (RTOS) läuft. • Unterstützt CANopen, MODBUS TCP/IP und EtherCAT dezentrale I/O Module • SPS Runtime: CODESYS Control for Embeded Systems • Protokoll: Modbus TCP/IP Master, CANopen Manager • Anzahl der Modbus TCP/IP Slaves: 32 Stationen pro Master • Anzahl der CANopen Slaves: 126 Stationen pro Master • SoftMotion: Nein • Runtime Login/Überwachung/ Download: • Utility Manager (nur Download) • SPS Login über LAN1 • SPS Login über LAN2 (HMI über TCP) • SPS Entwicklungsumgebung: CODESYS V3.5 SP10 Patch 3 oder neuer • HMI Entwicklungsumgebung: EasyBuilder Pro V6.00.02 oder neuer • HMI-Treiber: Weintek Built-in CODESYS
Unterstütze HMI Modelle:	WBGcMT3071 WBGcMT3092X WBGcMT3152X WBGcMT3162X
Hersteller:	Weintek Labs., Inc

Zeichnungen

WBGcMTCODESYS Architektur



Wachendorff Prozesstechnik GmbH & Co. KG
Industriestrasse 7 • 65366 Geisenheim
Germany

Tel: +49 (0) 67 22 / 99 65 - 20
E-Mail: wp@wachendorff.de
www.wachendorff-prozesstechnik.de